



Sistemas digitales basados en microprocesador MC68000 /

Lázaro Galilea, José Luis

Servicio de publicaciones de la Universidad de Alcalá,
1999

Monografía

1. Introduccin a los sistemas electrnicos digitales basados en microprocesador: 1.1. El microprocesador. De las mquinas cableadas a las programadas; 1.2. Estructura de un sistema digital basado en microprocesador; 1.3. Arquitectura interna del microprocesador; 1.4. Las instrucciones y los modos de direccionamiento; 1.5. Evolucin de las arquitecturas de los procesadores; 1.6. La memoria; 1.7. Las entradas y salidas; 1.8. Funcionamiento de la CPU--2. Microprocesadores de 16 bits. El 68000: 2.1. Introduccin; 2.2. Arquitectura interna; 2.3. Modos de direccionamiento; 2.4. Juego de instrucciones bsico del MC6800--3. Descripcin hardware del microprocesador MC68000: 3.1. Descripcin funcional de los terminales del microprocesador; 3.2. Organizacin del sistema de memoria; 3.3. Operaciones del bus asncrono; 3.4. Tiempo de ejecucin de instrucciones; 3.5. Las Excepciones; 3.6. Arbitracin de buses; 3.7. Control de perifricos sncronos; 3.8. Error de bus; 3.9. Estado de espera del microprocesador; 3.10. Puesta en marcha del procesador: operacin de reset--4. Conexin del sistema al microprocesador MC68000: 4.1. Sistema mnimo basado en MC68000; 4.2. Mapa de memoria y lgica de seleccin; 4.3. Conexin del microprocesador MC68000 con el sistema de memoria; 4.4. Interfaces del microprocesador MC68000; 4.5. Conexin de interfaces con el MC68000; 4.6. Gestin de interrupciones; 4.7. Sistema completo basado en el MC68000--5. Dispositivos de entrada/salida: 5.1. Introduccin; 5.2. Versatil Interface Adapter (VIA) 6522; 5.3. El PI/T: MC68230; 5.4. La DUART SCN68681--Apndice I: La familia 68000--Apndice II: Instrucciones de ensamblador para el microprocesador MC68000

<https://rebiunoda.pro.baratznet.cloud:28443/OpacDiscovery/public/catalog/detail/b2FpOmNlbGVicmF0aW9uOmVzLmJhcmF0ei5yZW4vMTM1NTEwNzU>

Título: Sistemas digitales basados en microprocesador MC68000 José Luis Lázaro Galilea ... [et al.]

Editorial: [Alcalá de Henares] Servicio de publicaciones de la Universidad de Alcalá 1999

Descripción física: 1 v. (pag. var.)

ISBN: 9788481383317 8481383317

Materia: Microprocesadores Circuitos lógicos

Autores: Lázaro Galilea, José Luis

- (+34) 91 456 03 60
- informa@baratz.es