



Manual de VHDL : Síntesis lógica para PLDs /

García Zubía, Javier

Universidad de Deusto,
2005 [i.e. 2006]

Monografía

<https://rebiunoda.pro.baratznet.cloud:28443/OpacDiscovery/public/catalog/detail/b2FpOmNlOGVicmF0aW9uOmVzLmJhcmF0ei5yZW4vMTY2ODkyMjI>

Título: Manual de VHDL Síntesis lógica para PLDs Javier García Zubía

Edición: 2ª ed. rev. y ampliada

Editorial: Bilbao Universidad de Deusto 2005 [i.e. 2006]

Descripción física: XIII, 219 p. il

Mención de serie: Ingeniería (Universidad de Deusto)

Bibliografía: Contiene índice y referencias bibliográficas

ISBN: 84-9830-011-8

Materia: VHDL (Lenguaje de descripción de material informático) Lenguajes de ordenador

Punto acceso adicional serie-Título: Ingeniería (Universidad de Deusto)

Baratz Innovación Documental

- Gran Vía, 59 28013 Madrid
- (+34) 91 456 03 60
- informa@baratz.es