



Metodología de diseño de controladores lógicos caracterizados por flancos realizados con circuitos digitales configurables [

Alvarez Ruiz de Ojeda, Luis Jacobo

Universidade de Vigo, Facultad de E.T.S. de Ingenieros Industriales,
1996

Monografía

<https://rebiunoda.pro.baratznet.cloud:38443/OpacDiscovery/public/catalog/detail/b2FpOmNlbGVicmF0aW9uOmVzLmJhcmF0ei5yZW4vMTcwNjg1MDQ>

Título: Metodología de diseño de controladores lógicos caracterizados por flancos realizados con circuitos digitales configurables Microforma] Luis Jacobo Alvarez Ruiz de Ojeda

Editorial: Vigo Universidade de Vigo, Facultad de E.T.S. de Ingenieros Industriales 1996

Descripción física: 1 microfitxa + Resum, abstract i sumari impressos

Mención de serie: Tese de Doutoramento (Universidade de Vigo)

Nota general: Tesi doctoral, Univ. de Vigo

Tesis: Tesi doctoral, Univ. de Vigo

ISBN: 8481580341

Materia: Controladors programables Circuits electrònics- Disseny- Microfitxes

Entidades: Universidade de Vigo. Facultad de E.T.S. de Ingenieros Industriales ed

Baratz Innovación Documental

- Gran Vía, 59 28013 Madrid
- (+34) 91 456 03 60
- informa@baratz.es

