



Metodología de diseño de controladores lógicos caracterizados por flancos realizados con circuitos digitales configurables [Microforma] /

Álvarez Ruiz de Ojeda, Luis Jacobo

Universidad de Vigo, Servicio de Publicacións,
1996.

Monografía

<https://rebiunoda.pro.baratznet.cloud:38443/OpacDiscovery/public/catalog/detail/b2FpOmNlbGVicmF0aW9uOmVzLmJhcmF0ei5yZW4vMTcwNjg1MzI>

Título: Metodología de diseño de controladores lógicos caracterizados por flancos realizados con circuitos digitales configurables [Microforma] Luis Jacobo Álvarez Ruiz de Ojeda ; [dirigida por el Dr. D. Enrique Mandado Pérez].

Editorial: Vigo Universidad de Vigo, Servicio de Publicacións 1996.

Descripción física: 1 microficha negativo 11x15 cm + 1 cuadernillo.

Mención de serie: Tese de doutoramento (universidade de Vigo)

Nota general: Precede al título: Facultad de E.T.S. de Ingenieros Industriales.

Tesis: Tesis-Univ. de Vigo, 1995.

ISBN: 84-8158-034-1

Materia: Circuitos electrónicos- Diseño y construcción- Tesis doctorales- Microfichas.

Entidades: Univ. de Vigo.

Baratz Innovación Documental

- Gran Vía, 59 28013 Madrid
- (+34) 91 456 03 60
- informa@baratz.es

