



Problemas de examen de introducción al análisis de circuitos /

Page de la Vega, J. E.

Montejo Garai, José Ramón

Encinar Garcinuño, José Antonio

Gil Gil, José M^a

Fundación Rogelio Segovia para el Desarrollo de las Telecomunicaciones,
2009

Monografía

<https://rebiunoda.pro.baratznet.cloud:28443/OpacDiscovery/public/catalog/detail/b2FpOmNlbGVicmF0aW9uOmVzLmJhcmF0ei5yZW4vMjk2MjlyMjE>

Título: Problemas de examen de introducción al análisis de circuitos Juan Enrique Page de la Vega, José Ramón Montejo Garai, José Antonio Encinar Garcinuño ; coordinador, José María Gil Gil

Edición: 1ª ed

Editorial: Madrid Fundación Rogelio Segovia para el Desarrollo de las Telecomunicaciones 2009

Descripción física: II, 86 p. 30 cm

Nota general: En la portada: Universidad Politécnica de Madrid, Departamento de Electromagnetismo y Teoría de Circuitos

Copyright/Depósito Legal: M 5268-2009

ISBN: 978-84-7402-353-4

Materia: Análisis de circuitos

Autores: Page de la Vega, J. E. Montejo Garai, José Ramón Encinar Garcinuño, José Antonio Gil Gil, José M^a

Entidades: Escuela Técnica Superior de Ingenieros de Telecomunicación Madrid)

Baratz Innovación Documental

- Gran Vía, 59 28013 Madrid
- (+34) 91 456 03 60
- informa@baratz.es

