



Placa de trabajo para las prácticas de electrónica de potencia: regulación de un convertidor reductor [

Universidade de Vigo,
2012

text (article)

Analítica

En este trabajo se presenta una placa de prácticas de laboratorio para su utilización en las prácticas de la asignatura Electrónica de Potencia perteneciente al nuevo Grado en Ingeniería en Electrónica Industrial y Automática que se imparten en la Universidad de Cantabria donde se capacita a los alumnos en el diseño y medida de convertidores de potencia reduciendo el tiempo dedicado al montaje del circuito y pudiendo concentrar el estudio en los diferentes aspectos de los convertidores. Sobre esta placa de laboratorio los estudiantes realizan un convertidor reductor que previamente diseñan. El convertidor puede ser controlado como fuente de tensión, o como fuente de corriente para regular el flujo luminoso en una matriz de diodos LED de potencia. El tiempo empleado en el laboratorio se concentra en conseguir los objetivos de diferentes prácticas dotando de mayor fiabilidad de las realizaciones de los alumnos. La placa está preparada para que el alumno realice medidas de tensión e intensidad sobre diferentes dispositivos y desarrollar medidas de pequeña señal con el objetivo de medir funciones de transferencia del convertidor, como paso previo al diseño de los reguladores que constituye la parte final de los ejercicios prácticos.

<https://rebiunoda.pro.baratznet.cloud:28443/OpacDiscovery/public/catalog/detail/b2FpOmNlbGVicmF0aW9uOmVzLmJhcmF0ei5yZW4vMzI0NTQwNzY>

Título: Placa de trabajo para las prácticas de electrónica de potencia: regulación de un convertidor reductor [electronic resource]

Editorial: Universidade de Vigo 2012

Documento fuente: Tecnologías Aplicadas en la Enseñanza de la Electrónica, 2012-01-01, ISBN 978-84-8158-588-9

Nota general: application/pdf

Restricciones de acceso: Open access content. Open access content star

Condiciones de uso y reproducción: LICENCIA DE USO: Los documentos a texto completo incluidos en Dialnet son de acceso libre y propiedad de sus autores y/o editores. Por tanto, cualquier acto de reproducción, distribución, comunicación pública y/o transformación total o parcial requiere el consentimiento expreso y escrito de aquéllos.

Cualquier enlace al texto completo de estos documentos deberá hacerse a través de la URL oficial de éstos en Dialnet. Más información: <https://dialnet.unirioja.es/info/derechosOAI> | INTELLECTUAL PROPERTY RIGHTS STATEMENT: Full text documents hosted by Dialnet are protected by copyright and/or related rights. This digital object is accessible without charge, but its use is subject to the licensing conditions set by its authors or editors. Unless expressly stated otherwise in the licensing conditions, you are free to linking, browsing, printing and making a copy for your own personal purposes. All other acts of reproduction and communication to the public are subject to the licensing conditions expressed by editors and authors and require consent from them. Any link to this document should be made using its official URL in Dialnet. More info: <https://dialnet.unirioja.es/info/derechosOAI>

Lengua: Spanish

Enlace a fuente de información: Tecnologías Aplicadas en la Enseñanza de la Electrónica, 2012-01-01, ISBN 978-84-8158-588-9

Baratz Innovación Documental

- Gran Vía, 59 28013 Madrid
- (+34) 91 456 03 60
- informa@baratz.es