



# Algoritmos y arquitecturas CORDIC con aritmética redundante para procesamiento de alta velocidad [

Antelo Suárez, Elisardo

Universidade, Servicio de Publicacións e Intercambio Científico,  
1995.

Manuscrito

<https://rebiunoda.pro.baratznet.cloud:28443/OpacDiscovery/public/catalog/detail/b2FpOmNlbgVicmF0aW9uOmVzLmJhemF0ei5yZW4vNDQxOTE4Mw>

---

**Título:** Algoritmos y arquitecturas CORDIC con aritmética redundante para procesamiento de alta velocidad  
Microforma] Elisardo Antelo Suárez.

**Editorial:** Santiago de Compostela Universidade, Servicio de Publicacións e Intercambio Científico 1995.

**Descripción física:** 1 microficha + 1 folleto (resumen)

**Mención de serie:** Tese de doutoramento. Teses en microficha da Universidade de Santiago de Compostela 542

**Tesis:** Tesis-Universidad de Santiago de Compostela.

**Materia:** Algoritmos Tesis doctorales Microfichas

---

## Baratz Innovación Documental

- Gran Vía, 59 28013 Madrid
- (+34) 91 456 03 60
- informa@baratz.es