



An inductorless and capacitorless allpass network /

Capparelli, Fulvio

Facoltà di Ingegneria dell'Università di Pisa, Biblioteca Centrale, 1972?]

Monografía

<https://rebiunoda.pro.baratznet.cloud:38443/OpacDiscovery/public/catalog/detail/b2FpOmNlbGVicmF0aW9uOmVzLmJhcmF0ei5yZW4vNDUwMjk0NQ>

Título: An inductorless and capacitorless allpass network by F. Capparelli and A. Liberatore

Editorial: [Pisa Facoltà di Ingegneria dell'Università di Pisa, Biblioteca Centrale 1972?]

Descripción física: 3, [5] p. il. 33 cm

Mención de serie: Pubblicazioni della Facoltà di Ingegneria dell'Università di Pisa (XXXª Serie) n. 1488

Nota general: Publicado en: "The Transactions of the Institute of Electronics and Communication Engineers of Japan (Trans. IECE 1972/7 Vol. 55 - A n. 7)

Materia: Electrotecnia Circuitos electrónicos Transistores

Autores: Liberatore, Antonino

Entidades: Università degli studi (Pisa). Facoltà di Ingegneria

Baratz Innovación Documental

- Gran Vía, 59 28013 Madrid
- (+34) 91 456 03 60
- informa@baratz.es