



Circuitos electrónicos /

Muñoz Merino, Elías
García Guerra, Antonio

[Universidad Politécnica], Escuela Técnica Superior de Ingenieros
de Telecomunicación,
D.L. 1986.

Monografía

<https://rebiunoda.pro.baratznet.cloud:38443/OpacDiscovery/public/catalog/detail/b2FpOmNlbGVicmF0aW9uOmVzLmJhemF0ei5yZW4vNTU0MjkwOA>

Título: Circuitos electrónicos Elías Muñoz Merino... [et al.].

Editorial: Madrid [Universidad Politécnica], Escuela Técnica Superior de Ingenieros de Telecomunicación D.L. 1986.

Descripción física: 4 v. gráf. 29 cm

Nota general: Los v. 3 y 4 miden 24 cm

Contenido: Contiene: v.1. Analógicos I (Resumen de dispositivos, polarización, amplificación) -- v.2. Analógicos II (Realimentación, oscilación, circuitos integrados lineales, amplificadores de potencia, fuentes de alimentación) -- v.3. Digitales I (Dispositivos electrónicos en conmutación, conformación de ondas, circuitos de conmutación no regenerativos y generativos, bases de tiempo, muestreo) -- v.4. Digitales II (Álgebra de Boole, familias lógicas, circuitos integrados digitales)

ISBN: 84-7402-067-0 o.c.)

Materia: Circuitos electrónicos

Autores: Muñoz Merino, Elías García Guerra, Antonio

Entidades: Universidad Politécnica de Madrid

Baratz Innovación Documental

- Gran Vía, 59 28013 Madrid
- (+34) 91 456 03 60
- informa@baratz.es