



**Conciliando sencillez y rendimiento en el diseño de nuevos encaminadores para redes de interconexión de sistemas multiprocesador en chip = [Design of novel router architectures reconciling simplicity and performance for chip multiprocessor interconnection networks] /**

Abad Fidalgo, Pablo.

2010.

Tesis. Tesis Electrónica.

Monografía

<https://rebiunoda.pro.baratznet.cloud:38443/OpacDiscovery/public/catalog/detail/b2FpOmNlbGVicmF0aW9uOmVzLmJhemF0ei5yZW4vNTc4NTE1NQ>

---

**Título:** Conciliando sencillez y rendimiento en el diseño de nuevos encaminadores para redes de interconexión de sistemas multiprocesador en chip = [Design of novel router architectures reconciling simplicity and performance for chip multiprocessor interconnection networks] autor, Pablo Abad Fidalgo ; directores, Valentín Puente Varona, José Ángel Gregorio Monasterio.

**Editorial:** 2010.

**Descripción física:** 178 p. 30 cm

**Nota general:** En port.: Universidad de Cantabria, Departamento de Electrónica y Computadores.

**Tesis:** Tesis Univ. Cantabria.

**Formato físico adicional:** Disponibles versiones impresa y electrónica.

**Materia:** Multiprocesadores Tesis Doctorales. Ordenadores- Arquitectura- Tesis doctorales

**Autores:** Puente Varona, Valentín Gregorio Monasterio, José Ángel.

**Entidades:** Universidad de Cantabria. Departamento de Electrónica y Computadores.

---

### **Baratz Innovación Documental**

- Gran Vía, 59 28013 Madrid
- (+34) 91 456 03 60
- informa@baratz.es