



## FPGAs : circuitos de lógica programable /

Vera Repullo, José A.

Universidad,Secretariado de Publicaciones,  
1995

Monografía

<https://rebiunoda.pro.baratznet.cloud:28443/OpacDiscovery/public/catalog/detail/b2FpOmNlbgVicmF0aW9uOmVzLmJhcmF0ei5yZW4vODE5MTgyMw>

---

**Título:** FPGAs circuitos de lógica programable José A. Vera Repullo, Manuel Jiménez Buendía, A. José González Valdés

**Editorial:** Murcia Universidad,Secretariado de Publicaciones 1995

**Descripción física:** 116 p. 24 cm

**Mención de serie:** Manuales y materiales didácticos 45

**ISBN:** 8476845979

**Materia:** Circuitos lógicos Circuitos integrados digitales

**Autores:** Jiménez Buendía, Manuel González Valdés, A. José

**Entidades:** Universidad de Murcia. Secretariado de Publicaciones ed

**Punto acceso adicional serie-Título:** Manuales y materiales didácticos 45

---

### Baratz Innovación Documental

- Gran Vía, 59 28013 Madrid
- (+34) 91 456 03 60
- [informa@baratz.es](mailto:informa@baratz.es)